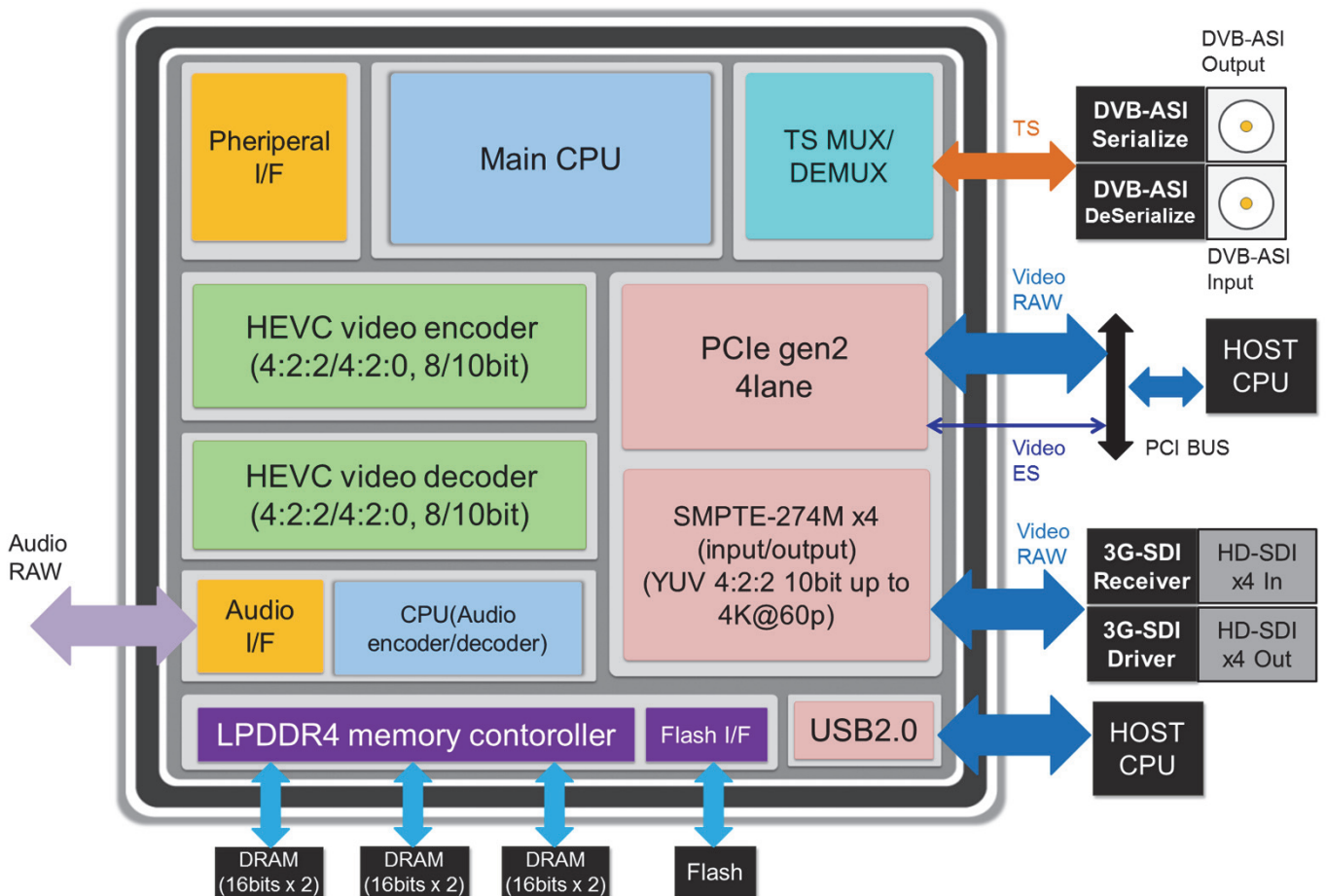


小型・低消費電力 4K/60p HEVCコーデック SC2M50

■製品概要

“SC2M50” は、HEVC/H.265方式の映像データのエンコード、デコード機能を提供する、ホストCPUからPCIeで制御可能なスレーブ・タイプのLSIです。



■本製品の特長

- 4K/60p HEVC/H.265のリアルタイムエンコード/デコード
- HDR(High Dynamic Range)映像対応のHEVCエンコードアルゴリズム
- 3.5W(4K/60pエンコード時)の低消費電力により、バッテリー駆動の機器に搭載可能

■アプリケーション

- IPビデオ配信機器
- 映像無線伝送機器
- 医療機器
- サイネージ

■主な仕様

Video encoding	HEVC Main, Main10, Format Range Extensions (4:2:2 / 4:2:0, 8/10bit, up to 4K 60p)
Video decoding	HEVC Main, Main10, Format Range Extensions (4:2:2 / 4:2:0, 8/10bit, up to 4K 60p)
Audio encoding	MPEG1 Audio Layer2 MPEG2 AAC-LC SMPTE302M (LPCM)
Audio decoding	MPEG1 Audio Layer2 MPEG2 AAC-LC SMPTE302M (LPCM)
Stream input / output	TS input x 1 TS output x 1
Video input / output	20bit Parallel I/F input x 4, output x 4 YUV 4:2:2 10bit up to 4K 60p SMPTE-435(Square Division), SMPTE ST2036-3 (2-Sample Interleave Division), SMPTE 424M (3G-SDI), SMPTE 274M, SMPTE 292M (HD-SDI), SMPTE 259M-C (SD-SDI)
Audio input / output	I ² S x 2
Peripheral interface	PCI express Gen 2.0 (4 lanes, Max payload size 512 byte) USB 2.0 Device x 1 UART x 4 I ² C x 3 SPI x 2 GPIO x 64
Memory interface	Serial flash interface HSSPI x 1 LPDDR4 2400Mbps 16bits x 6 (maximum)
Image processing	Video overlay (option)
Technology	28nm Process / 1,361 pin FCBGA 25mm x 25mm
Power Consumption	3.5W (Typical)

本書に記載の製品および製品仕様は、改良などのために予告なく変更する場合がありますのでご了承ください。したがって、最終的な設計、ご購入、ご使用に際しましては、事前に最新の製品規格書または仕様書をお求め願ひご確認ください。本資料に記載されている社名および製品名などの固有名詞は、各社の商標または登録商標です。

Copyright 2017 Socionext Inc.
AD04-00117-1 2017年5月
編集 エンタープライズソリューション事業部

ソシオネクスト製品に関するお問い合わせ先

株式会社ソシオネクスト

〒222-0033
神奈川県横浜市港北区新横浜2-10-23 (野村不動産新横浜ビル)
Tel : 045-568-1015
受付時間 : 平日9時から17時 (土・日・祝日、年末年始を除く)
<http://socionext.com>