

「ASIAN IBIS Summit (TOKYO)」にて発表

株式会社ソシオネクストは、2015年11月16日(月)に東京・秋葉原で開催される「ASIAN IBIS Summit (TOKYO)」にて、DDR4適用事例について発表します。

「ASIAN IBIS Summit (TOKYO)」はIBIS Open Forum (一般社団法人電子情報技術産業協会 EC センター) 主催のセミナーです。昨今、高速かつ低電力が要求されるサーバ/ストレージ向け SoC の外部メモリには DDR4 の採用が増えています。ソシオネクストでは SoC の DDR4 インターフェース実装に当たり、EDA ベンダーとのコラボレーションにより IBIS5.0 の Over Clocking 問題を解決することで、トランジスタレベル解析と同等の精度を維持しつつ、95%の解析時間短縮を図ることが可能になりました。本セミナーでは上記手法の DDR4 適用事例について発表します。

- 【名 称】 ASIAN IBIS Summit (TOKYO)
<http://ec.jeita.or.jp/jp/modules/eguide/event.php?eid=31>
- 【会 期】 2015年11月16日(月) 13:00～
- 【会 場】 秋葉原 UDX 6F UDX カンファレンス
東京都千代田区外神田 4-14-1
<http://udx.jp/access/>
- 【主 催】 IBIS Open Forum (一般社団法人電子情報技術産業協会 EC センター)
- 【発 表】 「DDR4 SI/PI Analysis Using IBIS5.0」
ソシオネクスト カスタム SoC 事業部 第一 IP 設計部 菅谷 由美子

以 上