

「PCB Systems Forum 2016」に参加します

株式会社ソシオネクストは、メンター・グラフィックス・ジャパン株式会社が主催する「PCB Systems Forum 2016」に参加し、以下の発表を行います。

PCB Systems Forum 2016

<https://www.mentorg.co.jp/products/pcb-system-design/events/pcb-systems-forum/>

東京会場 2016年09月08日(木)

[東京コンファレンスセンター・品川](#)

大阪会場 2016年09月13日(火)

[梅田スカイビル](#)

福岡会場 2016年09月27日(火)

[TKP コンファレンスシティ博多](#)

当社発表 (3会場共通):

HyperLynx DRC を用いた PCB 設計制約チェックソリューション

～複雑化する高速インターフェース設計制約を効率的に確認するには～

近年のデジタル機器では、PCB 基板上を PCIe, USB, DDR4 といった GHz を超える高速インターフェース規格の信号が多く走るようになりました。これらの高速インターフェース規格では、確実な信号伝送を実現するために、インピーダンスや線長など、様々な設計制約を満足する必要があります。通常この設計制約は文書で提供されることが多く、その確認に多くの人と時間をかけているのが現状です。これは短時間に複数の PCB を設計しなければならない機器設計者にとって大きな負担でした。

そこでソシオネクストでは今回 HyperLynx DRC を用いた PCB 設計制約チェックソリューションを立ち上げました。機器設計者はこれを用いることで、当社 SoC に搭載された高速インターフェースに関する設計制約を短時間で網羅的にチェックすることができるようになります。

本セッションでは、PCIe-Gen3 を搭載したボードの事例を交えながら、当社ソリューションについてご紹介させていただきます。

カスタム SoC 事業部 北本 綾子

9/8 品川 Aトラック 13:30~14:10

9/13 大阪 Bトラック 16:05~16:45

カスタム SoC 事業部 川井 鮎美

9/27 福岡 15:20~16:00