

「Design Solution Forum 2016」に参加します

株式会社ソシオネクストは、10月14日に新横浜国際ホテルで開催される「Design Solution Forum 2016」にて、講演、パネルセッション参加、スポンサーブースでのカスタム SoC 開発ソリューションの展示を行います。

Design Solution Forum

<http://www.dsforum.jp/2016/index.html>



開催日： 2016年10月14日(金)

会場： 新横浜国際ホテル マナーハウス

<http://sinyokohama.khgrp.co.jp/info/access.html>

当社発表など：

講演

10:35 ~ 11:15 4F「ブループラム」
「ソフトウェア指向な SoC 検証への変革」
SoC 設計統括部 山崎 亮介

パネルセッション

13:50 ~ 15:00 2F「クイーンズホール」
「Emulator vs FPGA トーク ~大規模 LSI のシステム検証の覇者はどっち!? ~」
カスタム SoC 事業部 古手川 博久 (モデレータ)
SoC 設計統括部 井熊 範行 (トーク参加)

スポンサー展示

11:30 ~ 15:30 および 17:35 ~ 19:30 2F「クイーンズホール」
「ソシオネクストは、IoT 時代のシステム開発に貢献」

--- 発表および展示の概要 ---

講演

10:35 ~ 11:15 4F「ブループラム」

「ソフトウェア指向な SoC 検証への変革」

SoC 設計統括部 山崎 亮介

多様なシステム要求の中で強みを発揮する SoC の短期開発では、搭載する差別化機能を含めた SoC として、アプリの動的な振る舞いの中で、性能や電力などに優れることを早期に確認する必要があります。ここでは、差別化アルゴリズム等と、それを搭載する SoC プラットフォームのバランスを、互いに洗練できることが重要です。付加価値を最大限に引き出す SoC の短期開発で、ソフトウェアを起点として SoC の品質を段階的に保証する検証メソッドロジックソリューションをご紹介します。

パネルセッション

13:50 ~ 15:00 2F「クイーンズホール」

「Emulator vs FPGA トーク ～大規模 LSI のシステム検証の覇者はどっち!?～」

カスタム SoC 事業部 古手川 博久 (モデレータ)

SoC 設計統括部 井熊 範行 (トーク参加)

これまで Emulator の独壇場であった大規模 LSI のシステム検証の世界に、FPGA の適用が色々な手法を用いて行われるようになっていきます。本当に FPGA は、Emulator に取って代わることができるのか!? Emulator と FPGA の適用におけるメリットとデメリットならびに、最新の技術動向を業界をリードするキーパーソンに本音で語っていただき、大規模 LSI のシステム検証の在るべき姿を模索します。

スポンサー展示

11:30 ~ 15:30 および 17:35 ~ 19:30 2F「クイーンズホール」

「ソシオネクストは、IoT 時代のシステム開発に貢献」

エッジからクラウドまで多岐にわたるソシオネクストの製品・技術の開発ソリューションをご紹介します。