

2017 Symposia on VLSI Technology and Circuits に参加します

株式会社ソシオネクストは、2017年6月5日から8日まで京都にて開催される「2017 Symposia on VLSI Technology and Circuits」に参加し、以下の発表を行います。

2017 Symposia on VLSI Technology and Circuits

<http://www.vlisisymposium.org>

会 期: 2017年6月5日(月) ~ 8日(木)

会 場: リーガロイヤルホテル 京都

<http://www.rihga.co.jp/kyoto>

当社発表:

6月7日 14:25~14:50

JFS2-2

“A 6Gb/s Rotatable Non-Contact Connector with High-Speed/I2C/CAN/SPI Interface Bridge IC”

(慶應義塾大学との共同発表)

エンタープライズソリューション事業部 末田 雅博

カスタム SoC ソリューション事業部 正木 俊一郎

Soc 設計統括部 五十嵐 徹

6月8日 8:30~8:55

C17-1 (招待講演)

“System Architecture with Single Chip 8K HEVC Decoder for 8K Advanced BS Receiver System”

ビジュアルソリューション事業部

フェロー 中島 雅逸

以上