

シノプシスとソシオネクスト、5nm プロセスの AI ならびに高性能コンピューティング向け SoC への HBM2E IP の採用で協業を拡張

ソシオネクストの高性能な AI エンジンならびにアクセラレータの開発に向け
多岐にわたる DesignWare IP 群の活用実績を踏まえ協業を拡大

[カリフォルニア州マウンテンビュー、および横浜発、2021 年 1 月 12 日] シノプシス ([Synopsys, Inc.](https://www.synopsys.com)、Nasdaq 上場コード:[SNPS](https://www.nasdaq.com)) ならびに株式会社ソシオネクスト (Socionext Inc.) は本日、ソシオネクストによる多岐にわたる [DesignWare® IP](https://www.synopsys.com) の活用に関する協業の拡大を発表しました。AI ならびに高性能コンピューティング向け SoC でメモリー処理能力を最大化するため、シノプシスの [DesignWare HBM2E IP](https://www.synopsys.com) を活用します。ソシオネクストは、革新的な AI エンジンならびにアクセラレータ SoC に求められる処理容量、消費電力、処理性能の厳しい目標を達成するため、3.6Gbps で動作するシノプシスの HBM2E IP を採用しました。HBM2E IP は、最短の 2.5D シリコン・インターポーザ・パッケージ配線により、効率的な異種チップ統合 (ヘテロジニアス・インテグレーション) を実現します。

株式会社ソシオネクスト オートモーティブ&インダストリアルビジネスグループ 副グループ長
林 豊のコメント：

「当社は、他社との差異化を実現する機能を搭載した SoC ソリューションをグローバルに展開して業界をリードしており、常に厳しい開発スケジュール要求に直面しています。シノプシス社の DesignWare HBM2E IP とフルシステムのマルチ・ダイ設計プラットフォームを活用することにより、5nm FinFET プロセスを用いた高性能、大容量、低消費電力な世界クラスの SoC を提供することができます。また、HBM3 ははじめとする次世代の DesignWare IP ソリューションの活用でもシノプシス社との協業を継続しています」

HBM2E PHY IP は、総計 460 Gbps のメモリー帯域により、最先端の FinFET プロセスを用いた SoC に期待される高度なコンピューティング性能を引き出すことができます。HBM2E IP は、すでに数百万個が出荷されている数百種もの SoC で実証済みの DDR5/4/3/2 ならびに LPDDR5/4/4X/3/2 IP を始めとする包括的なメモリー・インターフェイス IP ソリューション・ポートフォリオの一部です。

シノプシス IP マーケティング&ストラテジ担当上級副社長 John Koeter のコメント：

「当社はメモリー・インターフェイス IP のリーディング・プロバイダとして、ソシオネクストのようなイノベティブな開発企業各社に、最先端の高性能コンピューティング SoC で求められる高度な低消費電力/メモリー転送容量に対応できる HBM2/2E IP ソリューションをご提供しています。量産デザインでの 25 件を超す採用実績を持ち、実チップで実証済みの DesignWare HBM2/2E IP をご活用いただく事により、開発リスクを抑制しつつ確信を持ってこの IP を SoC に統合し、より短期間でシリコン完動を達成することが可能となります」

【お問い合わせ先】 株式会社ソシオネクスト 経営企画室
Tel: 045-568-1006 <https://www.socionext.com/jp/contact/>

日本シノプシス合同会社 フィールド・マーケティング・グループ 藤井 浩充
TEL: 03-6746-3940 FAX: 03-6746-3941

提供可能時期ならびに関連情報

16nm から 5nm まで多岐にわたるプロセス・テクノロジーに対応した DesignWare HBM2/2E IP ソリューションは、既に提供を開始しています。

- DesignWare HBM2/2E IP の詳細は下記より入手可能です。
https://www.synopsys.com/dw/ipdir.php?ds=dwc_hbm2
- マルチ・ダイのパッケージ統合を実現するエンドトゥエンドの統合設計プラットフォーム 3DIC Compiler の詳細は下記より入手可能です。
<https://www.synopsys.com/ja-jp/implementation-and-signoff/3dic-design.html>

DesignWare IP について

シノプシスは、システムオンチップ向けの高品質かつシリコン実証済み IP のリーディング・プロバイダである。シノプシスの多岐にわたる DesignWare IP 群は、ロジック・ライブラリ、組み込みメモリー、組み込みテスト、アナログ IP、有線・無線通信向けインターフェイス（業界標準プロトコル）IP、セキュリティ IP、組み込みプロセッサ・コアとそのサブシステムで構成されている。IP に関連するソフトウェア開発とハードウェア/ソフトウェア統合を容易にするため、シノプシスの IP Accelerated イニシャティブは、IP プロトタイピング・キット、IP 向けソフトウェアの開発キット、IP サブシステムを提供している。DesignWare IP は、信頼性の高い開発手法、品質確保のための巨額の投資の所産であるだけでなく、包括的な技術サポートとともに提供されているため、設計者は、IP の SoC への統合リスクを最小化し、最終製品の市場投入までにかかる期間を短縮することができる。

詳細情報は <https://www.synopsys.com/ja-jp/designware-ip.html> より入手可能。

ソシオネクストについて

株式会社ソシオネクスト(Socionext Inc.)は、SoC(System-on-Chip)の設計・開発および販売を事業とするグローバル企業です。コンシューマ、オートモーティブおよびインダストリアル分野における世界トップレベルの技術を核に、今日のさまざまなアプリケーションの進化を支えます。長年培った技術力と経験、さらに豊富な IP ラインナップをベースに卓越したソリューションを提供し、人々の豊かな体験 = “better quality of experience”の実現に貢献します。2015 年に設立された株式会社ソシオネクストは横浜市に本社を置き、日本国内、アジア、米国およびヨーロッパの各拠点において製品開発および販売活動をグローバルに展開しています。詳しくは www.socionext.com/jp をご覧ください。

シノプシスについて

Synopsys, Inc. (Nasdaq 上場コード:SNPS) は、我々が日々使用しているエレクトロニクス機器やソフトウェア製品を開発する先進企業のパートナーとして、半導体設計からソフトウェア開発に至る領域 (Silicon to Software) をカバーするソリューションを提供している。電子設計自動化 (EDA) ソリューションならびに半導体設計資産 (IP) のグローバル・リーディング・カンパニーとして長年にわたる実績を持ち、ソフトウェア品質/セキュリティ・ソリューションの分野でも業界をリードしており、世界第 15 位のソフトウェア・カンパニーとなっている。シノプシスは、最先端の半導体を開発している SoC (system-on-chip) 設計者、最高レベルの品質とセキュリティが要求されるアプリケーション・ソフトウェアの開発者に、高品質で信頼性の高い革新的製品の開発に欠かせないソリューションを提供している。

詳細情報は、<https://www.synopsys.com/ja-jp> より入手可能。

記載されている会社名、製品名などの固有名詞は、各社の商標または登録商標です。プレスリリースに記載された内容は発表日現在のものです。その後予告なしに変更されることがあります。あらかじめご了承ください。