

Arteris[®] IP FlexNoC[®] インターコネクとレジリエンス・パッケージがソシオネクストの 5nm 車載チップをサポート

車載半導体開発の業界リーダーが「ISO 26262」準拠の SoC にネットワーク・オン・チップ (NoC) インターコネク IP を採用

【カリフォルニア州キャンベル、および横浜発、2021 年 2 月 4 日】 シリコン実証済みの革新的ネットワーク・オン・チップ (NoC) インターコネク IP (知的財産) のリーディング・サプライヤーである Arteris IP は本日、株式会社ソシオネクスト (Socionext Inc.) が Arteris[®] FlexNoC[®] インターコネク IP および付属するレジリエンス・パッケージを、5nm プロセスで製造する品種を含む複数の車載向けシステム・オン・チップ (SoC) に採用したことを発表しました。

ソシオネクストは Arteris IP の長年のライセンシーであり、FlexNoC およびレジリエンス・パッケージインターコネク IP 製品のエキスパートユーザーです。今回ソシオネクストが開発する SoC は、先進運転支援システム (ADAS) や自動運転システムなど、クリティカルな処理が必須となる車載アプリケーションに活用されます。

山下公一 (ソシオネクスト オートモーティブビジネスユニット長): 「FlexNoC の採用により、SoC および NoC アーキテクチャーの選択がレイアウトに与える影響を設計の早い段階で確認できるため、大規模な車載用チップをより効率的に設計できるようになります。これは 5nm のような最先端プロセス技術を使用する場合に特に重要です。また、当社 SoC の機能安全アーキテクチャーが FlexNoC インターコネク IP レジリエンス・パッケージの新しいテクノロジーにより強化され、ISO 26262 ASIL に準拠した安全機構を顧客が必要とする厳しいスケジュールに合わせて迅速に実現することが可能になりました。」

K. Charles Janac (Arteris IP President and CEO): 「ソシオネクストが Arteris IP の FlexNoC インターコネクを最新鋭の 5nm テクノロジー車載チップのオンチップ・データフロー・エンジンとして活用し、成功を収めていることを大変うれしく思います。ソシオネクストが開発するカスタム SoC のネットワーク・オン・チップ インターコネクの標準として Arteris IP の技術が採用されたことは、当社の最先端技術のメリットを証明するものです。」

ソシオネクストについて

株式会社ソシオネクスト(Socionext Inc.)は、SoC(System-on-Chip)の設計・開発および販売を事業とするグローバル企業です。コンシューマー、オートモーティブおよびインダストリアル分野における世界トップレベルの技術を核に、今日のさまざまなアプリケーションの進化を支えます。長年培った技術力と経験、さらに豊富なIPラインナップをベースに卓越したソリューションを提供し、人々の豊かな体験 = “better quality of experience”の実現に貢献します。2015年に設立された株式会社ソシオネクストは横浜市に本社を置き、日本国内、アジア、米国およびヨーロッパの各拠点において製品開発および販売活動をグローバルに展開しています。

詳しくは <https://www.socionext.com/jp/> をご覧ください。

About Arteris IP

Arteris IP provides [network-on-chip \(NoC\) interconnect IP](#) and [IP deployment technology](#) to accelerate system-on-chip (SoC) semiconductor development and integration for a wide range of applications from AI to automobiles, mobile phones, IoT, cameras, SSD controllers, and servers for customers such as [Bosch](#), [Baidu](#), [Mobileye](#), [Samsung](#), [Toshiba](#) and [NXP](#). Arteris IP products include the [Ncore](#)[®] cache coherent and [FlexNoC](#)[®] non-coherent interconnect IP, the [CodaCache](#)[®] standalone last level cache, and optional [Resilience Package \(ISO 26262 functional safety\)](#), [FlexNoC AI Package](#), and [PIANO](#)[®] automated timing closure capabilities. Customer results obtained by using Arteris IP products include lower power, higher performance, more efficient design reuse and faster SoC development, leading to lower development and production costs. For more information, visit www.arteris.com or find us on LinkedIn at <https://www.linkedin.com/company/arteris>.

記載されている会社名、製品名などの固有名詞は、各社の商標または登録商標です。プレスリリースに記載された内容は発表日現在のものです。その後予告なしに変更されることがあります。あらかじめご了承ください。