

ソシオネクストは「Mentor Forum 2015 - PCB システム開発ソリューション」の セッション・プログラムに参加

株式会社ソシオネクストは、2015年8月25日(火) 東京コンファレンスセンター・品川で開催される「Mentor Forum 2015 - PCB システム開発ソリューション」のセッション・プログラムに参加いたします。

「Mentor Forum 2015」は、メンター・グラフィックス・ジャパン株式会社が主催するイベントで、複雑化する開発フローや設計手法、生産性の更なる改善や品質・安全性の向上などの課題解決に向け、主要なテクノロジーや業界動向など、厳選されたテーマに基づいて開催されるフォーラムです。今回の「PCB システム開発ソリューション」は、電子機器に欠かせない PCB 開発に携わるエンジニアや管理者を対象に、最新の技術動向やユーズ事例などを交えながら開催されます。

株式会社ソシオネクストは、上記の品川会場のほかに、大阪会場：2015年8月28日(金) TKP ガーデンシティ大阪梅田、仙台会場：2015年9月16日(水) TKP 仙台カンファレンスセンターに於いても、同内容で参加いたします。

- 【名称】 Mentor Forum 2015 - PCB システム開発ソリューション
http://www.mentorg.co.jp/products/pcb-system-design/events/MF2015_pcb/
- 【会期/会場】 品川会場：2015年8月25日(火) 10:00~17:30 (受付開始 9:30)
東京コンファレンスセンター・品川
大阪会場：2015年8月28日(金) 10:00~17:30 (受付開始 9:30)
TKP ガーデンシティ大阪梅田
仙台会場：2015年9月16日(水) 13:00~17:55 (受付開始 12:30)
TKP 仙台カンファレンスセンター
- 【主催】 メンター・グラフィックス・ジャパン株式会社

【講演内容】 **HyperLynx と IBIS5.0 による DDR4 I/F 協調設計**

講演者：株式会社ソシオネクスト カスタム SoC 事業部 SoC 商品技術部

佐藤 厚志 [品川会場] TC3 14:15~14:55

中川 祐之 [大阪会場] OB-4 15:20~16:00

松村 宗明 [仙台会場] SA-4 15:05~15:45

高速かつ低電力が要求されるサーバ/ストレージ向け SoC では、外部メモリとして DDR4 の採用が増えて
います。2Gbps を超える DDR4 ではシステム設計時に SSN を考慮した SI/Timing 解析が必須となり、現
実的な TAT で解析する手法として IBIS5.0 が注目されています。そこでの課題が Over Clocking の発生に
よる信号波形精度の劣化です。株式会社ソシオネクストでは、メンター・グラフィックスとの継続的なコ
ラボレーションにより、HyperLynx における IBIS5.0 の Over Clocking 問題を解決し、DDR3 世代と同
じように DDR4 の解析が可能な Simulation Kit の構築に成功しました。これにより、システム設計者はト
ランジスタレベル解析と同等の精度を維持しつつ、95%の解析時間短縮を図ることができます。本講演で
は上記手法の DDR4 適用事例についてご紹介いたします。