

## 「Mentor Forum 2016」に参加します

ソシオネクストは、メンター・グラフィックス・ジャパン株式会社が7月29日(金)に開催する「Mentor Forum 2016 - 進化する HyperLynx: 最新事例とロードマップ」に参加し、以下のとおり発表を行います。

### **Mentor Forum 2016 - 進化する HyperLynx: 最新事例とロードマップ**

[http://www.mentorg.co.jp/products/pcb-system-design/events/MF2016\\_hyperlynx/index.html](http://www.mentorg.co.jp/products/pcb-system-design/events/MF2016_hyperlynx/index.html)

開催期間：2016年7月29日(金)

開催地：メンター・グラフィックス・ジャパン株式会社(東京・品川)

<http://www.mentorg.co.jp/company/tokyo.html>

当社発表:

15:20~

「HyperLynx Advanced Solvers によるパラメトリック解析適用事例」

株式会社ソシオネクスト 島田 貴文

近年、DDR や SerDes で高速化/低電力化が進み設計が難しくなる一方で、グローバル市場での競争の激化によりコストも低く抑える必要があります。そのため、プロトタイプ段階で、Package/Board の材料や物性値/デザインルールを変えながら高性能と低コストを両立する電気特性値を見つけ出すことが重要となります。今回ソシオネクストでは、LPB 協調設計ソリューションに HyperLynx Advanced Solvers を採用し、Python Script と当社の環境を組み合わせ、プロトタイプ段階で効率よく解析できる手法を立ち上げました。本セッションでは、上記手法によるパラメトリック解析適用事例をご紹介します。