

## 「Synopsys User Group Tokyo 2016」に参加します

株式会社ソシオネクストは、日本シノプシス合同会社が開催する「Synopsys User Group Japan 2016」に参加し、以下のセッションで発表します。

### Synopsys User Group Tokyo 2016

<http://www.event-web.info/snugjapan/>

開始期間： 2016年9月9日(金) 9:30~18:00

会場： グランドプリンスホテル新高輪 国際館パミール

当社発表：

--- Implementation Track ---

- ・ IM-1 / 11:35~13:05  
変わりゆく世界を乗り切るスマートな方法  
SoC 設計統括部 大橋 貴子 (Q&A セッションに参加)
- ・ IM-5 / 15:40~17:10  
IC Compiler II ユーザー事例：  
ソシオネクストの SoC 設計を飛躍的に加速する IC Compiler II の適用事例紹介  
SoC 設計統括部 門田 匡史

--- Verification Track ---

- ・ V-3 / 14:00~14:40  
プレシリコンでの検証範囲拡大による VIP の適用事例  
~ソシオネクストの検証メソッドロジソリューション  
SoC 設計統括部 日景 直樹
- ・ V-5 / 15:45~16:25  
洗練されたソシオネクスト UPF 設計フローを支える VC LP  
SoC 設計統括部 相原 佐和子

--- Prototyping Track ---

- ・ P-5 / 15:45~16:25  
ソシオネクストの取り組み: HAPS+VDK Hybrid Prototyping 導入による開発加速事例  
SoC 設計統括部 田中 康