

ソシオネクストは「Design Solution Forum 2015」に出展します

株式会社ソシオネクストは、2015年10月2日(金)、新横浜国際ホテル(マナーハウス南館)で開催される「Design Solution Forum 2015」のスポンサー展示と各種セミナートラックに出展いたします。

Design Solution Forum 2015 は、Design Solution Forum 2015 実行委員会、ならびに一般社団法人日本エレクトロニクスショー協会の主催するフォーラムで、Design/ Verification/ Software/ FPGAなどをキーワードに、設計現場のエンジニアが中心となって企画し、さまざまなデザイン事例や技術トレンド紹介など多くのセッションが実施されます。

当社もスポンサー企業の一社として、次世代製品に新たな価値を生み出す「カスタム SoC ソリューション」を提案いたします。

- 【名称】 Design Solution Forum 2015
<http://dsforum.jp/2015/index.html>
- 【会期】 2015年10月2日(金) セミナー 10:00~17:15
展示会 11:30~15:30
- 【会場】 新横浜国際ホテル (マナーハウス南館)
- 【主催】 Design Solution Forum 2015 実行委員会
一般社団法人 日本エレクトロニクスショー協会
- 【展示】 ソシオネクスト スポンサー展示/ マナーハウス南館 2F
http://dsforum.jp/2015/ex_socio.html
- 【講演・パネルディスカッション】
<http://dsforum.jp/2015/timetable.html>

[Design Track]

- A-1 11:00~11:35
Advanced Design Technologies Using HLS Solutions (仮題)
SoC 設計統括部 フロントエンド設計部 立岡 真人
- D-10 16:40~17:15
画像処理向け C ベース機能特化プロセッサ設計および IP 設計フレームワーク
マーケティング統括部 ソリューション事業推進部 信太 昌也 ほか

[Talk Session Track]

- G-1 12:15~13:25
フォーマル検証に対する理想と現実。動的検証ではだめなの？
(トーク参加) SoC 設計統括部 フロントエンド設計部 出口 一彦